Jagadeesh Kumar. A

Zugspitzstraße 80,

Vaterstetten, 85591,

Mobil: 0176 – 240 82328

[jagadeesh.srmuniv@gmail.com](mailto:jagadeesh.srmuniv@gmail.com)

KEB Automation KG  
Südstraße 38  
32683 Barntrup

**Bewerbung um eine Stelle als Leiterplatten Designer / PCB Designer (m/w)**

14 November 2017

Sehr geehrte Damen und Herren,

hiermit beziehe ich mich auf Ihre Anzeige Leiterplatten Designer / PCB Designer (m/w). Die in dieser Anzeige formulierten Aufgaben haben mein Interesse geweckt.

In der Anlage übersende ich Ihnen folgende Bewerbungsunterlagen:

* Tabellarischer Lebenslauf
* Zeugnisse
* Aufstellung meiner technischen Projekte und Erfahrungen in englischer Sprache.

Wie Sie aus meinen Bewerbungsunterlagen ersehen können, bin ich Master-Student der Hochschule Ravensburg-Weingarten. Derzeit schreibe ich meine Masterarbeit an der Technischen Universität München.

Ich würde mich freuen, wenn ich zu einem persönlichen Vorstellungsgespräch zu Ihnen kommen könnte.

Mit freundlichen Grüßen

../../1.%20THESIS/TUM_Electronic%20system%20for%20high%20accuracy%20greenhouse%20gas%20measurement/Sign.pdf

Jagadeesh Kumar. A